# **9.** **Компютърни архитектури – Формати на данните. Вътрешна структура на централен процесор – блокове и конвейерна обработка, инструкции.**

## **1. Oбща структура на компютрите и концептуално изпълнение на инструкциите, запомнена програма.**

## **2. Формати на даннитe – цели двоични числа, двоично-десетични числа, двоични числа с плаваща запетая, знакови данни и кодови таблици.**

## **3. Централен процесор – регистри, АЛУ, регистри на състоянията и флаговете, блокове за управление, връзка с паметта, дешифрация на инструкциите, преходи.**

# **10. Структура и йерархия на паметта. Сегментна и странична преадресация. Система за прекъсване – приоритети и обслужване.**

## **1. Структура на основната памет.**

## **2. Йерархия – кеш, основна и виртуална памет.**

## **3. Сегметна и странична преадресация – селектор, дескриптор, таблици и регистри при сегметна преадресация; каталог на страниците, описател, стратегии на подмяна на страниците при странична преадресация.**

## **4. Система за прекъсване – видове прекъсвания, структура и обработка, конкурентност и приоритети, контролери на прекъсванията**

- **презентацията на Цукровски**